

COMPTE-RENDU: ETUDE DES PORTES LOGIQUES.

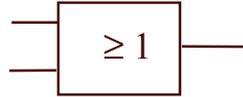
1. TABLE DE VERITE

Compléter et déterminer le nom de la table parmi les noms suivants:
NON, ET, OU, NON-ET, NON-OU et OU EXCLUSIF



a	b	s
0	0	
0	1	
1	0	
1	1	

NOM:



a	b	s
0	0	
0	1	
1	0	
1	1	

NOM:



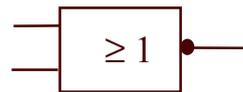
a	b	s
0		
1		

NOM:



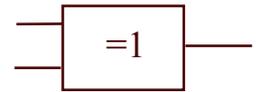
a	b	s
0	0	
0	1	
1	0	
1	1	

NOM:



a	b	s
0	0	
0	1	
1	0	
1	1	

NOM:



a	b	s
0	0	
0	1	
1	0	
1	1	

NOM:

2. MESURES AUX ENTREES ET A LA SORTIE

porte &					
entrée a		entrée b		sortie S	
V ₂	a	V ₃	b	V ₄	S
	0		0		
	0		1		
	1		0		
	1		1		

porte =1					
entrée a		entrée b		sortie S	
V ₂	a	V ₃	b	V ₄	S
	0		0		
	0		1		
	1		0		
	1		1		

porte &-non					
entrée a		entrée b		sortie S	
V ₂	a	V ₃	b	V ₄	S
	0		0		
	0		1		
	1		0		
	1		1		

porte \geq -non					
entrée a		entrée b		sortie S	
V ₂	a	V ₃	b	V ₄	S
	0		0		
	0		1		
	1		0		
	1		1		

porte ≥ 1					
entrée a		entrée b		sortie S	
V ₂	a	V ₃	b	V ₄	S
	0		0		
	0		1		
	1		0		
	1		1		